**FACULTE DE GENIE ELECTRIQUE DEPARTEMENT D’AUTOMATIQUE 2023/2024**

**Emploi du temps S5 : 3ème Année Licence Parcours Automatique**

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | **8h00 - 9h30** | **9h30 - 11h00** | | **11h00 - 12h30** | **12h30-14h00** | | **14h00 - 15h30** | **15h30 – 17h00** |
| **DIMANCHE** | **TD3 CSL S 5303**  **Mme.SEDINI**  **---------**  **TD1 uC S.5309**  **M. BOUGENNA**  **-----------**  **TD2 EP S.5107**  **Mme. BENDAHA** | | **TD2 CSL S 5303**  **Mme.SEDINI**  **---------**  **TD3 uC S.5309**  **M. LAIDANI**  **-----------**  **TD1 EP S.5107**  **Mme. BENDAHA** | **TD4 uC S.5309**  **M. BOUGENNA**  **-----------------**  **TD6 CSL S 5303**  **Mme. SEDINI** | **12h30 - 14h30**  **TP 1/2 CSLC 5110A**  **M. BELLAHCENE**  **-------**  **TP 3/4 C++ 4202**  **M. DELLA**  **-----------**  **TP 5/6 MIS 5016B**  **Mme. BOUHENNA**  **---------**  **TP 7/8 EP 5016A**  **M. AICHI**  **----------**  **TP 9/10 uC 5311**  **M. LAIDANI** | | **14h30 - 16h30**  **TP 9/10 CSLC 5110A**  **M. BELLAHCENE**  **-------**  **TP 1/2 C++ 4202**  **M. DELLA**  **-----------**  **TP 3/4 MIS 5016B**  **Mme. BOUHENNA**  **---------**  **TP 5/6 EP 5016A**  **M. AICHI**  **----------**  **TP 7/8 uC 5311**  **M. LAIDANI** |  |
| **LUNDI** | Energies renouvelables : Production et stockage  (ERPS) (Cours)  **M.AZZOUZ**  **S- A7** | Micro-processeurs et Micro- contrôleurs (µ-C)  (Cours)  **M. YAHIAOUI**  **S-5314** | | Programmation C++  (Cours)  **M. DELLA**  **S- A7** |  | | **14h00 - 16h00**  **TP 7/8 CSLC 5110A**  **M. BELLAHCENE**  **-------**  **TP 9/10 C++ 4202**  **M. DELLA**  **-----------**  **TP 1/2 MIS 5016B**  **Mme. BOUHENNA**  **---------**  **TP 3/4 EP 5016A**  **M. AICHI**  **----------**  **TP 5/6uC 5311**  **M. LAIDANI** |  |
| **MARDI** | Electronique de puissance (EP) (Cours)  **Mme. BENDAHA**  **S-A7** | Normes et Certification  (NC) (Cours)  **M. BOUMEDIENE**  **S-A7** | | Modélisation et identification des systèmes (MIS) (Cours)  **Mme. KEBBATI**  **S- A7** |  | | **TD1 CSL S 5303**  **M. HATTAB**  **---------**  **TD2 uC S.5309**  **M. YAHIAOUI**  **-----------**  **TD3 EP S.5107**  **Mme. BENADA** | **TD5 EP S.5107**  **Mme. BENADA** |
| **MERCREDI** | Micro-processeurs et Micro- contrôleurs (µ-C)  (Cours)  **M. YAHIAOUI**  **S- A7** | | **TD4 CSL S 5107**  **Mme.SEDINI**  **---------**  **TD5 uC S.4105**  **M. YAHIAOUI**  **-----------**  **TD6 EP S.5106**  **Mme. BENDAHA** | **TD5 CSL S 5107**  **Mme.SEDINI**  **---------**  **TD6uC S.4105**  **M. YAHIAOUI**  **-----------**  **TD4 EP S.5106**  **Mme. BENDAHA** | |  | Commande des systèmes linéaires  **Mme.SEDDINI**  (CSL) (Cours)  **S- 5306** |  |
| **JEUDI** | **08h00 - 10h00**  **TP 5/6 CSLC 5110A**  **M. BELLAHCENE**  **-------**  **TP 7/8 C++ 4202**  **M. DELLA**  **-----------**  **TP 9/10 MIS 5016B**  **Mme. BOUHENNA**  **---------**  **TP 1/2 EP 5016A**  **M. AICHI**  **----------**  **TP 3/4uC 5311**  **M. LAIDANI** | | | **10h30 - 12h30**  **TP 3/4 CSLC 5110A**  **M. BELLAHCENE**  **-------**  **TP 5/6 C++ 4202**  **M. DELLA**  **-----------**  **TP 7/8 MIS 5016B**  **Mme. BOUHENNA**  **---------**  **TP 9/10 EP 5016A**  **M. AICHI**  **----------**  **TP 1/2 uC 5311**  **M. LAIDANI** | | |  |  |